PATENT ABSTRACTS OF JAPAN

(11)Publication number:

06-196648

(43)Date of publication of application: 15.07.1994

(51)Int.Cl.

H01L 27/10 H01B 3/00 H01L 21/86 H01L 27/04 H01L 27/108

(21)Application number: 04-358050

25.12.1992

(71)Applicant: FUJI XEROX GO LTD

(72)Inventor: NASHIMOTO KEIICHI

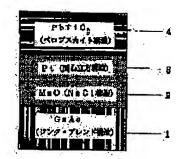
(54) ORIENTED FERROELECTRIC THIN FILM DEVICE

(57)Abstract:

(22)Date of filing:

PURPOSE: To facilitate the oriented growth of a ferroelectric thin film on a semiconductor single crystal substrate by a method wherein a double-layer structure composed of a buffer thin film and a metal thin film is formed on the semiconductor single crystal substrate.

CONSTITUTION: An epitaxial layer is formed on a GaAs substrate 1 (zinc blend structure) by an excimer laser deposition method wherein the excimer laser is applied to a target surface. Metal Mg is employed as target material. O2 is introduced during a film forming process and oxidize Mg to form an MgO thin film 2 (NaCl structure). An n-type GaAs wafer is employed as the GaAs substrate 1. After the wafer is washed with solvent, the wafer is etched with H2SO4 system solution. After the wafer is rinsed with deionized water and ethanol, the wafer is subjected to spin drying with ethanol under a nitrogen gas flow. Then a Pt thin film 3 (face-centered cubic structure) is built up on the MgO thin film 2 by epitaxial growth. Further, a PbTiO3 thin film 4 (perovskite structure) is formed on the Pt thin film 3 by oriented growth. This double-layer structure helps the epitaxial growth of the ferroelectric thin film and further as it functions as a diffusion



the ferroelectric thin film and, further, as it functions as a diffusion barrier, the oriented growth of the ferroelectric thin film on the substrate can be realized.

(18)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平6-196648

(43)公開日 平成6年(1994)7月15日

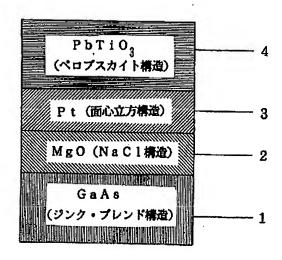
(51)Int.Cl. ⁵ H 0 1 L 27/10 H 0 1 B 3/00 H 0 1 L 21/86 27/04		庁内整理番号 7210-4M 9059-5G 8427-4M	FI	技術表示箇所	
		7210—4M		27/10 326 J さ 請求項の数 8(全 6 頁) 最終頁に続く	
(21)出願番号	特類平4-358050		(71)出願人		
(22)出顧日	平成 4 年(1992)12月	25 日		富士ゼロックス株式会社 東京都港区赤坂三丁目3番5号 梨本 恵一 神奈川県南足柄市竹松1600番地 富士ゼロックス株式会社内 弁理士 渡部 剛	

(54) 【発明の名称】 配向性強誘電体薄膜素子

(57)【要約】

【目的】 半導体基板上に、金属薄膜を設けた配向性強電体薄膜素子を提供することを目的とし、本発明により高機能の不揮発性メモリーやキャパシター、または光変調素子などの素子を半導体基板上に作製することができる。

【構成】 配向性強誘電体薄膜素子は、半導体単結晶基板上にエピタキシャルまたは配向性のバッファ薄膜が形成され、その上にエピタルシャルまたは配向性の金属薄膜が形成され、さらにその上にエピタキシャルまたは配向性の強誘電体薄膜が形成された構造を有する。半導体単結晶基板にはSiまたはGaAsが使用でき、バッファ薄膜にはMgOまたはMgAl。O、が使用でき、金属薄膜にはPd、Pt、Al、AuまたはAgが使用でき、強誘電体薄膜にはABO、型ペロブスカイトが使用できる。



. .

【特許請求の範囲】

【酵求項1】 半導体単結晶基板上にエピタキシャルまたは配向性のバッファ薄膜が形成され、その上にエピタルシャルまたは配向性の金属薄膜が形成され、さらにその上にエピタキシャルまたは配向性の強誘電体薄膜が形成されてなることを特徴とする配向性強誘電体薄膜素子。

【 請求項2 】 前記半導体単結晶基板が、単体半導体または化合物半導体である請求項1記載の配向性強誘電体 薄膜素子。

【請求項3】 前記半導体単結晶基板が、SiまたはG aAsである請求項1記載の配向性強誘電体薄膜素子。 【請求項4】 前記バッフア薄膜素子がMgOまたはMgA1,O.である請求項1記載の配向性強誘電体薄膜 素子。

【請求項5】 前記金属薄膜が、Pd、Pt、A1、AuおよびAgよりなる群から選ばれる請求項1記載の配向性強誘電体薄膜素子。

【請求項6】 前記強誘電体薄膜がABO,型ペロブスカイトである請求項1記載の配向性強誘電体薄膜素子。 【発明の詳細な説明】

[0001]

【産業上の技術分野】この発明は、エピタキシャルまたは配向性のパッファ層と金属層を用い、半導体単結晶基板上にエピタキシャルまたは配向性の強誘電体薄膜を形成したものであって、不揮発性メモリーやキャパシター、または光変調素子などを半導体基板上に作製する場合に使用することができる配向性強誘電体薄膜素子に関する。

[0002]

【従来の技術】従来、酸化物強誘電体薄膜は、強誘電体のもつ強誘電性、圧電性、焦電性、電気光学効果などの多くの性質により不揮発性メモリーを始めとして、表面弾性波索子、赤外線無電索子、音響光学素子、電気光学素子など多くの応用が期待されている。これらの応用のうち、薄膜光導波路構造での低光損失化と単結晶並みの分極特性や電気光学効果を得るために単結晶薄膜の作製が不可欠である。それゆえ、BaTi〇,、PbTi〇,、PbTi〇,、Pbn-x Lax(Zr、Tin-x)1--×/4 〇,(PLZT)、LiNbO,、KNbO,、Bi,Ti,O 4012などのエピタキシャル強誘電体薄膜が、Rfーマグネトロン・スパッタリング、イオン・ビーム・スパッタリング、レーザー・アブレーション、有機金属化学蒸着(MOCVD)などの方法によって酸化物単結晶基板に形成することが数多く試みられている。

【0003】ところが、半導体素子との集積化のためには、半導体基板上に強誘電体薄膜を作製することが必要である。半導体基板上に強誘電体薄膜をエピタキシャル成長させることは、高成長温度、半導体と強誘電体との間の相互拡散、半導体の酸化などの為に難しい。さら

に、GaAs基板上に強誘電体薄膜をエピタキシャル成長させることは、次のような理由で難しい。すなわち、GaAsは400℃以上では表面のAsが減少し、690℃以上ではAs。雰囲気なしではAsとGaの一層ずつの昇華が始まることが知られている。また、GaAs基板上への強誘電体薄膜作製の報告は極めて数少なく、PLZTをGaAs基板上に成長させた際には、PbのGaAsへの拡散が検出されている。これらの理由のため、低温で半導体基板上でエピタキシャル成長し、強誘電体薄膜のエピタキシャル成長を助け、かつ拡散バリアとしても働くキャッピング層をバッファ層として半導体基板上に形成することが必要である。

[0004] これに対して、特開昭61-185808 号公報には、Si(100) 単結晶上にスピネルMgA120、(100) または酸化マグネシウムMgO(100)をバッファ層としてエピタキシャル成長した基板上に、強誘電体化合物をエピタキシャル成長させることが開示されている。しかしながら、この場合には、強誘電体薄膜とMgA120、またはMgOとの間に電極が存在しないために、素子への応用が限られていた。また、特開平3-262173号公報には、半導体単結晶基板の(111)面上に(111)配向性の費金属薄膜を形成し、その上に(111)配向性の強誘電体薄膜を形成することが記載されているが、この場合、半導体と金属の反応を避けることが困難であるという問題があった。

【0005】一方、白金(Pt)はMgO単結晶基板にエピタキシャル成長できることが知られており、例えば、K. Iijima他; J. Appl. Phys. 6300(1986)p361には、(100)配向性のPtをMgO(100)単結晶基板にエピタキシャル成長させることが記載されている。また、本発明者等は、先に、化学的に極めて安定なMgOを半導体基板上にエピタキシャル成長させることを提案した。

[0006]

【発明が解決しようとする課題】以上のように、従来、 半導体単結晶を基板とし、金属薄膜を設けた配向性強電 体薄膜素子は知られていなく、その作製が困難であって 未だ実現しておらず、その実現が求められていた。本発 明は、従来の技術における上記のような実情に鑑みてな されたものである。したがって、本発明の目的は、半導 体基板上に、金属薄膜を設けた配向性強電体薄膜素子を 提供することにある。

[0007]

【課題を解決するための手段】本発明者等はさらに検討を続けた結果、半導体単結晶基板上に、エピタキシャルまたは配向性のMgOまたはMgAl、O、よりなるパッファ薄膜を形成すると、Pd、Pt、Al、Au、Ag等の金属がエピタキシャルまたは配向性をもって形成50するととを見出だし、本発明を完成した。したがって、

本発明の配向性強誘電体薄膜索子は、半導体単結晶基板 上にエピタキシャルまたは配向性のバッファ薄膜が形成 され、その上にエピタルシャルまたは配向性の金属薄膜 が形成され、さらにその上にエピタキシャルまたは配向 性の強誘電体薄膜が形成されてなることを特徴とする。 【0008】以下、本発明について詳記する。本発明に おいて、半導体単結晶基板としては、単体半導体または 化合物半導体よりなるものが使用される。単体半導体と しては、Si、Ge、ダイアモンド等があげられ、化合 lAs, AlSb; AlP, GaAs, GaSb, In P. InAs, InSb. AlGaP, AlLnP, A lGaAs, AllnAs, AlAsSb, GalnA s、GaInSb、GaAsSb、InAsSb等、お よびII-VI系の化合物半導体であるZnS、ZnSe、 ZnTe, CaSe, CdTe, HgSe, HgTe, CdS等があげられる。

【0009】上記半導体単結晶基板上に形成されるエピタキシャルまたは配向性のバッファ薄膜としては、Mg OまたはMgA1、O,が好ましいものとして使用され 20 る。このバッファ薄膜は、電子ピーム蒸着、フラッシュ蒸着、イオン・ブレーティング、Rfーマグネトロン・スパッタリング、イオン・ピーム・スパッタリング、レーザー・アブレーション、モレキュラー・ピーム・エピタキシー(MBE)、化学蒸着(CVD)、プラズマC VD、有機金属化学蒸着(MOCVD)等より選ばれる気相成長法およびゾルゲル法等のウエット・プロセスによって作製することができる。

【0010】上記バッファ薄膜上に形成されるエピタキャ

*シャルまたは配向性の金属薄膜は、電子ビーム蒸替、フラッシュ蒸替、イオン・プレーティング、Rf-マグネトロン・スパッタリング、イオン・ピーム・スパッタリング、レーザー・アプレーション、モレキュラー・ビーム・エピタキシー(MBE)等より選ばれる気相成長法によって作製することができる。

おいて、半導体単結晶基板としては、単体半導体または 化合物半導体よりなるものが使用される。単体半導体と しては、Si、Ge、ダイアモンド等があげられ、化合 物半導体としては、III - V系の化合物半導体であるA 10 り、強誘電体がBa TiO, またはPb TiO, の場合 IAs、AlSb、AlP、GaAs、GaSb、In P、InAs、InSb、AlGaP、AlLnP、A して使用される金属としては、バッファ薄膜が は、パッファ薄膜がMgOまたはMgAl。O。よりな り、強誘電体がBa TiO, またはPb TiO, の場合 には、Pd、Pt、Al、Au、Agが好ましいものと して使用される。(後配表 1 参照)

して使用される。(後記表1参照) 【0012】金属薄膜の上には、エピタキシャルまたは 配向性の強誘電体薄膜が形成されるが、強誘電体として はABO、型ペロブスカイト構造を有するものが使用さ れる。具体的には、BaTiO,、PbTiO,、Pb 1-x Lax (Zr, Ti,-v),-x/4 O, (PLZ T), Linbo, KNbo, Bi, Ti, O1, t どがあげられる。との強誘電体薄膜は、電子ビーム蒸 着、フラッシュ蒸着、イオン・プレーティング、Rf-マグネトロン・スパッタリング、イオン・ビーム・スパ ッタリング、レーザー・アブレーション、モレキュラー ・ビーム・エピタキシー(MBE)、化学蒸着(CV D)、プラズマCVD、有機金属化学蒸着 (MOCV D) 等より選ばれる気相成長法およびゾルゲル法等のウ エット・プロセスによって作製することができる。 【0013】なお、本発明において、好ましく使用でき る材料の結晶構造および格子定数を表1に示す。

【表1】

・結晶	結晶構造		格子定数(A)		
			a帕	c 🙀	
BaTiO ₃	ペロプスカイト	正方晶	3. 994	4. 038	
PbTiO3	ペロプスカイト	正方晶	3. 905	4. 153	
Pd	面心立方	立方晶	3, 8898		
Pt	面心立方	立方晶	3. 9231		
Al	面心立方	立方晶	4. 0494		
. A u	面心立方	立方晶	4. 0786	<u> </u>	
Ag	面心立方	立方晶	4. 0862		
MgO	NaC1	立方晶	4. 213		
MgAl ₂ O ₄	スピネル	立方晶	8. 083 (1/2=4. 042)		
Si	ダイアモンド	立方晶	5. 4301		
GaAB	ジンク・プレンド	立方晶	5. 6534		

【0014】本発明における好ましい強誘電体薄膜素子 50 としては、半導体単結晶基板上にエピタキシャルまたは

配向性のMgOバッファ層が形成され、その上にエピタ キシャルまたは配向性の金属層が形成され、さらにその 上にエピタキシャルまたは配向性のペロブスカイトAB O、型強誘電体薄膜が形成されたものをあげることがで きる。

【0015】本発明の配向性強誘電体薄膜素子は、上記 の構成を有するから、半導体単結晶基板上におけるバッ ファ層および金属薄膜よりなる二重層が、強誘電体薄膜 のエピタキシャル成長を助け、かつ拡散バリアとしても 働き、かつ金属薄膜が、強誘電体薄膜を使用した素子に 10 おける下部電極としても作用する。

[0016]

【実施例】実施例1

GaAs基板へのエピタキシャル層の形成を、ターゲッ ト表面をUVレーザー・パルスにより瞬間的に加熱し蒸 着を行うエキシマ・レーザー・デポジション法によって 行った。レーザーはXeClエキシマ・レーザー(波長 308nm)を用い、パルス周期4Hz、パルス長17 ns、エネルギー130mJ(ターゲット表面でのエネ ルギー密度1.3J/cm²)の条件とした。ターゲッ 20 トと基板の距離は50mmであった。ターゲットとして は、PbTiO,、PtおよびMgOは、波長308n mに吸収を持たないために金属Mgを用いた。MgOは 10eV以上の高い結合エネルギーを持っているため、 Ozを成膜中に導入し、それによってMgは容易に酸化 された。基板はハロゲン・ランプによって加熱した。G aAs基板としては、n型、(100)±0.2°、6 ×8mmのウエハーを用いた。これらの基板は溶剤洗浄 の後、H、SO、系の溶液にてエッチングを行った。さ 後に窒素流下でエタノールによるスピン乾燥を行った。 エッチング後に脱イオン水リンスで形成されたGaAs 基板表面の単層酸化膜は、パッシベーション層として働 き、また582℃で解離するという報告がある。したが って、スピン乾燥後に基板を直ちにデポジション・チャ ンバーに導入し、一定温度、バックグラウンド圧力3× 10-7Torrにて加熱を行ってGaAs表面の不動体 層の脱離(昇華)をはかり、続いて100~1000オ ングストロームの厚さにMgOの成膜を行った。

【0017】X線回折によって解析すると、成膜したM 40 g〇は広い範囲の条件にて(100)面単一配向のエビ タキシャル膜となったが、特に250~450℃、5× 10-6~1×10-4Torr O, の条件で良質な薄膜 になった。Mg OとG a A s の面内結晶方位の関係を同 定するために、X線回折ファイ・スキャンを行った。立 方晶において(100)面に対して45°の角度をもつ (202) 面についてのファイ・スキャンは、MgO (100)/GaAs (100)のMgOに対して90 * の回転周期をもつシャープなピークを示し、との位置 はGaAsのピーク位置に一致した。これらのことか

ら、Mg OとGaAsとの結晶学的関係は、格子不整が 25.5%となるにもかかわらず、MgOとGaAsの 結晶方位の関係は、MgO(100)//GaAs(10 0)、面内方位MgO[001]//GaAs[001] であることが分かった。

6

【0018】MgOとGaAs基板の界面を高分解能透 過型電子顕微鏡にて観察すると、MgO-GaAs界面 ではMg O: Ga As = 4:3の格子整合による二次元 超格子が形成されており、界面には二次層などの生成は なく急峻な界面であった。4:3の格子整合を考える と、MgO:GaAs=4:3では0.7%となり、大 きな格子不整合を持つにもかかわらず、膜内応力が緩和 されてMgO[001]//GaAs[001]のエピタ キシャル成長が実現されたと考えられる。

【0019】次に、500~700℃、バックグラウン ド圧力3×10⁻¹Torrの条件で、Pt結晶をMgO 薄膜に対してエピタキシャル成長させた。MgOバッフ ァ層上にその場成長した膜厚500~2000オングス トロームのPt薄膜は、X線回折によると、結晶方位の 関係が、Pt (100)//MgO(100)//GaAs (100)、面内方位Pt [001]//MgO[00 1] //GaAs [001] であった。さらに、600~ 800°C、1×10-'~1×10-'Torr O, の条 件で、PbTiO,結晶をエピタキシャルまたは配向性 成長させて、Pt薄膜上にその場成長した膜厚500~ 5000オングストロームのPbTiO, 薄膜を形成し た。X線回折パターンを解析すると、PbTiO,はほ ぼ完全なc軸配向性であり、結晶方位の関係は、PbT iO; (001)//Pt (100)//MgO (100) らにこの基板を脱イオン水とエタノールでリンスし、最 30 //GaAs (100) およびPbTiO, [010]// Pt [001] //MgO [001] //GaAs [00 1] であった。

> 【0020】得られた強誘電体薄膜素子について、図1 にその模式的断面図を示す。なお、図において、1はG aAs単結晶基板(ジンク・ブレンド構造)、2はMg O薄膜(NaC 1 構造)、3はPt薄膜(面心立方構 造)、4はPbTiO, 薄膜(ペロブスカイト構造)で ある。

【0021】走査型電子顕微鏡によって観察したPbT iO,の表面は、極めて平滑であった。このことから、 このPbTiO, 膜は、その表面平滑性においては、光 導波路として良好な低光減衰特性を示すととを意味す る。また、1000オングストローム-Pt/3000 オングストロームーPbTiO,/1000オングスト ローム-Pt/1000オングストローム-MgO/G AASのキャパシター構造において、Pt間に電圧を印 加することにより、PbTiO,の分極特性を測定する と、この構造によるP-E特性はヒステリシス・ループ を示し、PbTiO3は構造解析によって推定したよう 50 に、分極軸が単結晶GaAs基板に垂直に配向した強誘

電相(正方晶)であることが分かった。

【0022】実施例2

SiへのエピタキシャルMg〇バッファ層の形成を上記 実施例1とほぼ同様に行った。Si基板として、n型ま たはp型、(100)面、6×6mmのウエハーを用い た。MgOバッファ層が形成された基板を、先の実施例 1とほぼ同様に溶剤洗浄した後、HFによるエッチン グ、乾燥を行い、基板を直ちにデポジション・チャンパ ーに導入し、一定温度、バックグラウンド圧力3×10 -'Torr、500℃以上にて加熱を行ってSi表面の 10 H不動体層の脱離(昇華)をはかった。続いてMgOを 200~600°C, 1×10-6~1×1,0-3 Torr O₂の条件にて約500オングストロームの厚さにMg Oを成膜し、MgOとSiの面内結晶方位の関係が、M gO(100) //S i (100), MgO[001] // Si[001]であるエピタキシャル薄膜を得た。次 に、500~700℃、バックグラウンド圧力3×10 -'の条件でMgOパッファー層上に膜厚1000~20 00オングストロームのP t 薄膜をその場エピタキシャ ル成長させ、Pt(100)//MgO(100)//Si 20 (100)、Pt[001]//MgO[001]//Si [001]の結晶方位の関係を得た。

【0023】続いて、600~800℃、1×10~~ 1×10-1Torr O, の条件でPbTiO, をc軸 配向成長させ、Pt薄膜上にその場成長した膜厚100 0~3000オングストロームのPbTiO, 膜を形成 した。X線回折パターンによって同定したPbTiO、 とPt/MgO/Siの結晶方位の関係は、PbTiO , (001)//Pt (100)//MgO(100)//S i (100), PbTiO, [100]//Pt[00 1]//MgO[001]//Si[001]であった。 【0024】また、同様にしてPb_{1-x} Ti_xO_x (P ZT) およびPb_{1-x} La_x (Zr, Ti_{1-v.})_{1-x/1} O」(PLZT)についても、Si基板上に、エピタキ シャルMgOパッファ層およびPt薄膜を介してエピタ キシャル成長させることができた。なお、この実施例に おいては結晶方位の関係としてPbTiO, (001) //Pt (100) //MgO (100) //Si (10 0), PhTiO, [001]//Pt [100]//Mg O[100]//Si[100]が得られたが、結晶方位 40 膜、4…PbTiO,薄膜。 の関係はこれに限定されるものではなく、例えば、結晶

方位の関係がABO, (111)//金属(111)//M 80(111)//半導体(111)のエピタキシャルま たは配向性の関係も可能である。

【0025】なお、上記実施例では、成膜にはエキシマ ・レーザー・デポジション法を用いたが、成膜プロセス はこれに限定されるものではなく、Rf-マグネトロン ・スパッタリング、イオン・ピーム・スパッタリング、 電子ビーム蒸着、フラッシュ蒸着、イオン・プレーティ ング、モレキュラー・ピーム・エピタキシ(MBE)、 イオン化クラスター・ビーム・エピタキシ、化学気相成 長法(CVD)、有機金属化学気相成長法(MOCV D)、プラズマCVDなどの気相成長法およびゾルゲル 法などのウエット・プロセスが同様に有効に使用でき る。

[0026]

【発明の効果】本発明においては、半導体単結晶基板上 に、バッファ薄膜および金属薄膜よりなる二層構造が形 成され、これが強誘電体薄膜のエピタキシャル成長を助 け、かつ拡散バリアとしても働くので、半導体単結晶基 板上で強誘電体薄膜の配向成長が可能になる。また、金 属薄膜が形成されているので、強誘電体薄膜を使用した 素子において、金属薄膜が下部電極として働き、高機能 の不揮発性メモリーやキャパシターとして使用できる。 さらに、本発明の配向性強誘電体薄膜素子は、配向が制 御できるので、大きな残留分極値や大きな電気光学定数 等を得ることができ、また、強誘電体スイッチング素子 と半導体集積回路とを組み合わせた三次元素子の作製が 可能になる。また、強誘電体の屈折率は、一般に半導体 よりも小さいが、強誘電体と半導体間の金属薄膜によっ 30 て、半導体レーザー光を強誘電体薄膜光導波路中に閉じ 込めることが可能になり、本発明の配向性強誘電体薄膜 素子を利用して光変調素子をG a A s 系半導体基板レー ザー素子上に作製したり、光集積回路をSi半導体集積 回路上に作製することが可能になる。

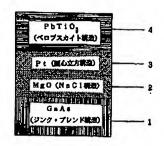
【図面の簡単な説明】

【図1】 実施例1の配向性強誘電体薄膜素子の模式的 断面図である。

【符号の説明】

1…GsAs単結晶基板、2…MgO薄膜、3…Pt薄

【図1】



フロントページの続き

(51)Int.Cl.¹

識別記号 庁内整理番号

FΙ

技術表示箇所

H01L 27/108